P L A N S T U D I Ó W dla kierunku ELEKTRONIKA I TELEKOMUNIKACJA - studia stacjonarne I stopnia (inżynierskie)

Przedstawiony Radzie Wydziału AEiI Politechniki Śląskiej w dniu 27.06.2017, obowiązuje studentów, którzy rozpoczęli studia od 1.10.2017

	NAZWA PRZEDMIOTU	GODZINY Σ	w tym W	C	L	P	sem 1 W C L P	ECTS	sem 2 W C L P	ECTS	sem 3 W C L P	ECTS	sem 4 W C L P	ECTS	sem 5 W C L P	ECTS	sem 6 W C L P	ECTS	sem 7 W C L P	ECTS
1	WSTĘP DO INFORMATYKI	45	15	0	30	0	1 2	4												
2	TECHNOLOGIE INFORMACYJNE	30	0	0	15	15	1 1	2												
3	ANALIZA MATEMATYCZNA I i II wariant (trad. / interak.)	120	60	60	0	0	2 2 E	6	2 2 E	6										
4	ALGEBRA	30	0	30	0	0	2	3												
5	FIZYKA	90	45	30	15	0	3 2 E	6	1	3										
6	WYCHOWANIE FIZYCZNE	60	0	60	0	0	2		2											
7	JĘZYK ANGIELSKI	120	0	120	0	0	2	2	2	2	2	2	2 E	2						
8	PODST. PROG. KOMPUTERÓW	45	15	0	30	0			1 2	3										
9	PROGAMOWANIE OBIEKTOWE	45	15	0	30	0					1 2	4								
10	PODSTAWY ELEKTROTECHNIKI I i II	135	60	45	30	0	2 1 1	5	2 2 1 E	6										
11	TECHNIKI MULTIMEDIALNE	30	15	0	0	15	1 1	2												
12	ELEMENTY ELEKTRONICZNE	75	30	15	30	0			2 1 E	4	2	2								
13	PODSTAWY TECHNIKI CYFROWEJ	90	30	30	30	0			2 2	4	2 E	3								
14	POLA I FALE ELEKTROMAGNETYCZNE	45	30	15	0	0					2 1	3								
15	METODY NUMERYCZNE	60	30	0	30	0					2 2	4								
16	PODSTAWY MIERNICTWA	30	15	0	15	0			1 1	2										
17	UKŁADY ANALOGOWE I	60	30	30	0	0					2 2 E	5								
18	UKŁADY ANALOGOWE II wariant (UA II a / UA II b)	105	30	30	45	0							2 2 3 E	6						
19	PODSTAWY PRZETWARZ. SYGNAŁÓW	60	15	15	30	0					1 1 2	4								
20	PODSTAWY CYFROWEGO PRZETWARZANIA SYGNAŁÓW	30	15	0	0	15							1 1	3						
21	KOMPUTER. ANALIZA UKŁADÓW ELEKTRONICZNYCH	45	15	0	30	0							1 2	3						
22	TECHNOLOGIE MIKROELEKTRONICZNE	60	30	0	30	0									2 2	4				
23	ELEKTRONIKA BIOMEDYCZNA	60	30	0	15	15									2	2	1 1 E	3		
24	PROJEKTOWANIE URZĄDZEŃ CYFROWYCH I	45	30	15	0	0					2 1	3								
25	JĘZYKI OPISU SPRZĘTU wariant (VHDL/Verilog)	45	15	0	30	0							1 2	4						
26	PROJEKTOWANIE URZĄDZEŃ CYFROWYCH II wariant (PUC II a / PUC II b)	120	30	30	30	30							2 2 2 E	6	2	2				
27	PODSTAWY RADIOKOMUNIKACJI	45	30	15	0	0							2 1	3						
28	OPTOELEKTRONIKA	45	30	0	15	0									2 1	3				
29	PODSTAWY TELEKOMUNIKACJI	75	30	15	30	0									2 1 2 E	6				
30	PODSTAWY TECHNIKI WIELKICH CZĘSTOTL.IWOŚCI	45	30	15	0	0									2 1	3				
31	PROJEKTOWANIE UKŁADÓW ANALOGOWYCH	75	30	30	0	15									2 2	4	1 E	2		
32	ELECTROMAGNETIC COMPATIBILITY	45	30	15	0	0											2 1	2		
33	SIECI KOMPUTEROWE / SIECI I URZĄDZENIA BEZPRZEWODOWE	60	30	0	30	0											2 2	4		
34	MIERNICTWO ELEKTRONICZNE	60	30	0	30	0											2 2	3		
35	ABONENCKIE URZĄDZENIA MOBILNE	60	30	0	30	0											2 2 E	4		
36	PODSTAWY KONSTRUKCJI ELEKTRONICZNYCH	45	30	0	0	15											2 1	2		
37	STEROWNIKI PROGRAMOWALNE	45	15	0	30	0											1 2	2		
38	WSTĘP DO TECHNIKI MIKROPROCESOROWEJ	30	30	0	0	0							2	3						
39	PROGRAMOWANIE MIKROKONTROLERÓW / PROCESORY SYGNAŁOWE	30	15	0	15	0											1 1	2		
40	PRAKTYKA 4 tygodniowa	0	0	0	0	0												4		
41	MICROPROCESSORS - przedmiot wariantowy	105	30	15	30	30									2 1 2 E	6	2	2		
42	PODSTAWY ZARZĄDZANIA	30	15	0	0	15													1 1	2
43	ELEMENTY PRAWA	30	30	0	0	0													2	3
44	PODSTAWY AUTOMATYKI	75	30	15	30	0													2 1 2	5
45	PRZEDMIOTY OBIERALNE	90	45	0	45	0													3 3	6
46	PROJEKT INŻYNIERSKI	45	0	0	0	45													3	14
	RAZEM GODZIN	2715	1110	645	750	210	9 11 4 2 0	30	10 11 5 0 0	30	10 7 10 0 0	30	11 7 9 1 0	30	14 5 7 2 0	30	12 1 10 5 0	30	8 1 5 4 0	30
	Oznaczenia : W- wykłady, C - ćwiczenia,				LICZBA GODZIN TYGODNIOWO		26		26		27		28		28		28		18	
	L - laboratoria, P - projekty, S - seminaria,	ECTS 210			LICZBA EGZAMINÓW		2E		3E		2E		3E		2 E		3 E		EGZ. DYPL.	
					LICZBA ZALICZEŃ		9		9		9		8		8		10		7	

Szarym tłem zaznaczono przedmioty wariantowe ECTS 68 **32.4%**